

[illegible]

2. План учебного процесса

Метка	Название	Структурное подразделение	ЗЕТ	ч	Семестры																		Практическая подготовка	Компетенции					
					1 курс									2 курс															
					1 18 нед (ТО: 18 нед)					2 17 нед (ТО: 17 нед)				3 18 нед (ТО: 18 нед)					4 13 нед (ТО: 13 нед)										
					Ауд	Лек	Пр	Лаб	СРС	Атт	Ауд	Лек	Пр	Лаб	СРС	Атт	Ауд	Лек	Пр	Лаб	СРС	Атт			Ауд	Лек	Пр	Лаб	СРС
Б1	Дисциплины (модули)		83	2988																									
Б1.ОД	Базовая часть		45	1620																									
Б1.ОД.1	Общенаучный модуль		13	468	56	24	32		124		60		60		156														
Б1.ОД.1.1 О	Иностранный язык (специальный курс)	50	5	180	32		32		40	3	30		30		42	Э(36)												ук-4, ук-5	
Б1.ОД.1.2 О	Методы оптимизации	12	5	180							30		30		114	Э(36)												опк-1	
Б1.ОД.1.3 О	Методология научного познания	54	3	108	24	24			84	3																		ук-1, ук-5	
Б1.ОД.2	Профессиональный модуль		32	1152	112	64	16	32	392		75	60		15	105		64	32		32	260								
Б1.ОД.2.1 О	Вычислительные системы	12	8	288	48	32	16		204	Э(36)																		ук-4, опк-1, опк-2, опк-3, опк-4, опк-5, опк-6, опк-7, опк-8, пк-1, пк-2	
Б1.ОД.2.2 О	Архитектура операционных систем	12	8	288	64	32		32	188	Э(36)																		ук-4, опк-1, опк-2, опк-3, опк-4, опк-5, опк-6, опк-7, опк-8, пк-1, пк-2	
Б1.ОД.2.3 О	Проектирование защищенных информационных систем (Protected Information Systems Design)	12	10	360													64	32		32	260	Э(36), К/п						ук-2, ук-4, опк-1, опк-2, опк-3, опк-4, опк-5, опк-6, опк-7, опк-8, пк-1, пк-2, пк-3, пк-4	
Б1.ОД.2.4 О	Наука о данных и анализ больших данных (Data Science and Big Data Analytics)	12	3	108							45	30		15	63	3												ук-4, опк-1, опк-2, опк-3, опк-4, опк-5, опк-6, опк-7, опк-8, пк-1, пк-2, укц-1, укц-2	
Б1.ОД.2.5 О	Технология разработки программного обеспечения	12	3	108							30	30			42	Э(36)												ук-2, ук-4, опк-1, опк-2, опк-3, опк-4, опк-5, опк-6, опк-7, опк-8, пк-1, пк-2, пк-3, пк-4	
Б1.ДВ	Вариативная часть		38	1368																									
Б1.ДВ.1	Общенаучный модуль		3	108	32	16		16	40																				
Б1.ДВ.1.1 Ф	Нейронные сети: задачи и вычисления	12	3	108	32	16		16	40	Э(36)																16		укц-1, укц-2, пк-13.1, пк-13.2	
Б1.ДВ.2	Профессиональный модуль		35	1260	96	48		48	120		184	92		92	248		96	48		48	120		90	45	15	30	162		
Б1.ДВ.2.1 Ф	Проектирование цифровых устройств на программируемых логических интегральных схемах	12	3	108																		30	15	15		78	3/0	16	укц-1, укц-2, пк-13.1, пк-13.2

Метка	Название	Структурное подразделение	ЗЕТ	ч	Семестры																				Практическая подготовка	Компетенции				
					1 курс										2 курс															
					1 18 нед (ТО: 18 нед)					2 17 нед (ТО: 17 нед)					3 18 нед (ТО: 18 нед)					4 13 нед (ТО: 13 нед)										
					Ауд	Лек	Пр	Лаб	СРС	Атт	Ауд	Лек	Пр	Лаб	СРС	Атт	Ауд	Лек	Пр	Лаб	СРС	Атт	Ауд	Лек			Пр	Лаб	СРС	Атт
Б1.ДВ.2.2 Ф	Б1.ДВ.2.2.1 Элементы цифровых устройств Б1.ДВ.2.2.2 Схемотехническая база цифровых устройств	12	3	108													32	16		16	40	Э(36)							15	УКЦ-1, УКЦ-2, ПК-13.1, ПК-13.2
																													15	
Б1.ДВ.2.3 Ф	Структура и алгоритмы ядра операционной системы	12	2	72							32	16		16	40	3													15	УКЦ-1, УКЦ-2, ПК-13.1, ПК-13.2
Б1.ДВ.2.4 Ф	Коммуникационные технологии вычислительных сетей	12	5	180													32	16		16	40	3	30	15		15	42	Э(36)	31	УКЦ-1, УКЦ-2, ПК-13.1, ПК-13.2
Б1.ДВ.2.5 Ф	Архитектура высокопроизводительных микропроцессоров и вычислительных систем	12	5	180													32	16		16	40	3	30	15		15	42	Э(36)	31	УКЦ-1, УКЦ-2, ПК-13.1, ПК-13.2
Б1.ДВ.2.6 Ф	Технологии обеспечения целостности сигналов	12	2	72							30	15		15	42	3													16	УКЦ-1, УКЦ-2, ПК-13.1, ПК-13.2
Б1.ДВ.2.7 Ф	Технологии оптимизирующей компиляции	12	2	72							30	15		15	42	3													16	УКЦ-1, УКЦ-2, ПК-13.1, ПК-13.2
Б1.ДВ.2.8 Ф	Б1.ДВ.2.8.1 Проектирование сверхбольших интегральных схем на стандартных элементах Б1.ДВ.2.8.2 Интеллектуальные системы	12	2	72	32	16		16	40	3																			15	УКЦ-1, УКЦ-2, ПК-13.1, ПК-13.2
																													15	
Б1.ДВ.2.9 Ф	Б1.ДВ.2.9.1 Построение оптимизирующего кода для VLIW-архитектур Б1.ДВ.2.9.2 Параллельные вычисления	12	3	108							30	15		15	42	Э(36)													15	УКЦ-1, УКЦ-2, ПК-13.1, ПК-13.2
																													15	
Б1.ДВ.2.10 Ф	Б1.ДВ.2.10.1 Архитектура вычислительных ядер современных микропроцессоров Б1.ДВ.2.10.2 Операционные системы (администрирование и безопасность)	12	2	72	32	16		16	40	3																			15	УКЦ-1, УКЦ-2, ПК-13.1, ПК-13.2
																													15	
Б1.ДВ.2.11 Ф	Логическая верификация аппаратуры	12	2	72	32	16		16	40	3																		15	УКЦ-1, УКЦ-2, ПК-13.1, ПК-13.2	

СОГЛАСОВАНО:

Нач. отдела магистратуры Кружалова О.В.

Зам. директора ИИКС Климов В.В.

Руководитель магистерской программы /

/
