

Метка	Название	Структурное подразделение	ЗЕТ	ч	Семестры																				Практическая подготовка	Компетенции						
					1 курс										2 курс																	
					1 18 нед (ТО: 18 нед)					2 17 нед (ТО: 17 нед)					3 18 нед (ТО: 18 нед)					4 13 нед (ТО: 13 нед)												
					Ауд	Лек	Пр	Лаб	СРС	Атт	Ауд	Лек	Пр	Лаб	СРС	Атт	Ауд	Лек	Пр	Лаб	СРС	Атт	Ауд	Лек			Пр	Лаб	СРС	Атт		
Б1.ДВ.2.2 Ф	Б1.ДВ.2.2.1 Элементы цифровых устройств Б1.ДВ.2.2.2 Схемотехническая база цифровых устройств	12	3	108																											15	УКЦ-1, УКЦ-2, ПК-13.1, ПК-13.2
																															15	
Б1.ДВ.2.3 Ф	Структура и алгоритмы ядра операционной системы	12	2	72							32	16		16	40	3															15	УКЦ-1, УКЦ-2, ПК-13.1, ПК-13.2
Б1.ДВ.2.4 Ф	Коммуникационные технологии вычислительных сетей	12	5	180													32	16		16	40	3	30	15		15	42	Э(36)			31	УКЦ-1, УКЦ-2, ПК-13.1, ПК-13.2
Б1.ДВ.2.5 Ф	Архитектура высокопроизводительных микропроцессоров и вычислительных систем	12	5	180													32	16		16	40	3	30	15		15	42	Э(36)			31	УКЦ-1, УКЦ-2, ПК-13.1, ПК-13.2
Б1.ДВ.2.6 Ф	Технологии обеспечения целостности сигналов	12	2	72							30	15		15	42	3															16	УКЦ-1, УКЦ-2, ПК-13.1, ПК-13.2
Б1.ДВ.2.7 Ф	Технологии оптимизирующей компиляции	12	2	72							30	15		15	42	3															16	УКЦ-1, УКЦ-2, ПК-13.1, ПК-13.2
Б1.ДВ.2.8 Ф	Б1.ДВ.2.8.1 Проектирование сверхбольших интегральных схем на стандартных элементах Б1.ДВ.2.8.2 Интеллектуальные системы	12	2	72	32	16		16	40	3																					15	УКЦ-1, УКЦ-2, ПК-13.1, ПК-13.2
																															15	
Б1.ДВ.2.9 Ф	Б1.ДВ.2.9.1 Построение оптимизирующего кода для VLIW-архитектур Б1.ДВ.2.9.2 Параллельные вычисления	12	3	108							30	15		15	42	Э(36)															15	УКЦ-1, УКЦ-2, ПК-13.1, ПК-13.2
																															15	
Б1.ДВ.2.10 Ф	Б1.ДВ.2.10.1 Архитектура вычислительных ядер современных микропроцессоров Б1.ДВ.2.10.2 Операционные системы (администрирование и безопасность)	12	2	72	32	16		16	40	3																					15	УКЦ-1, УКЦ-2, ПК-13.1, ПК-13.2
																															15	
Б1.ДВ.2.11 Ф	Логическая верификация аппаратуры	12	2	72	32	16		16	40	3																					15	УКЦ-1, УКЦ-2, ПК-13.1, ПК-13.2

СОГЛАСОВАНО: