# Министерство науки и высшего образования Российской Федерации Федеральное государственное автономное образовательное учреждение высшего образования

«Национальный исследовательский ядерный университет «МИФИ»

# ИНСТИТУТ ИНТЕЛЛЕКТУАЛЬНЫХ КИБЕРНЕТИЧЕСКИХ СИСТЕМ КАФЕДРА КОМПЬЮТЕРНЫХ СИСТЕМ И ТЕХНОЛОГИЙ

ОДОБРЕНО УМС ИИКС

Протокол № 4/1/2023

от 25.04.2023 г.

## РАБОЧАЯ ПРОГРАММА УЧЕБНОЙ ДИСЦИПЛИНЫ

#### ОРГАНИЗАЦИЯ ЭВМ И СИСТЕМ

Направление подготовки (специальность)

[1] 09.03.01 Информатика и вычислительная техника

Семестр	Трудоемкость, кред.	Общий объем курса, час.	Лекции, час.	Практич. занятия, час.	Лаборат. работы, час.	В форме практической полготовки/ В		КСР, час.	Форма(ы) контроля, экз./зач./КР/КП
6	5	180	45	30	30		21	0	Э
Итого	5	180	45	30	30	0	21	0	

#### **АННОТАЦИЯ**

Изучение основных принципов проектирования цифровых устройств, используемых в различных областях науки и техники. Приобретение практических навыков в разработке, моделировании и отладке с использованием современных методов и средств автоматизации проектирования. Получение навыков по использованию современных БИС с программируемой логикой для создания различных цифровых устройств.

#### 1. ЦЕЛИ И ЗАДАЧИ ОСВОЕНИЯ УЧЕБНОЙ ДИСЦИПЛИНЫ

В курсе изучаются методы построения и типовые схемотехнические решения цифровых элементов и блоков современных электронно-вычислительных устройств.

В курсе изучаются типовая схемотехника цифровых элементов ЭВМ на интегральных микросхемах.

Целью дисциплины является овладение методами и средствами анализа и синтеза цифровых устройств; обоснованное использование современной элементной базы на интегральных микросхемах, СИС, БИС и БИС с программируемой логикой; использование методов и средств автоматизации функционально-логического этапа проектирования цифровых устройств; обоснование технических решений на примере проектирования блока операций с усеченным набором команд.

### 2. МЕСТО УЧЕБНОЙ ДИСЦИПЛИНЫ В СТРУКТУРЕ ООП ВО

Для успешного освоения дисциплины необходимы компетенции, формируемые в результате освоения следующих дисциплин:

ЭВМ и периферийные устройства

Электротехника, электроника и схемотехника (электротехника)

Электротехника, электроника и схемотехника (электроника)

Изучение дисициплины необходимо для успешного освоения следующих дисциплин:

Микропроцессорные системы

# 3. ФОРМИРУЕМЫЕ КОМПЕТЕНЦИИ И ПЛАНИРУЕМЫЕ РЕЗУЛЬТАТЫ ОБУЧЕНИЯ

Универсальные и(или) общепрофессиональные компетенции:

Код и наименование компетенции	Код и наименование индикатора достижения
	компетенции
ОПК-1 [1] – Способен применять	3-ОПК-1 [1] – Знать: основы математики, физики,
естественнонаучные и	вычислительной техники и программирования
общеинженерные знания, методы	У-ОПК-1 [1] – Уметь: решать стандартные
математического анализа и	профессиональные задачи с применением
моделирования, теоретического и	естественнонаучных и общеинженерных знаний, методов
экспериментального исследования	математического анализа и моделирования
в профессиональной деятельности	В-ОПК-1 [1] – Владеть: навыками теоретического и
	экспериментального исследования объектов

	профессиональной деятельности
ОПК-7 [1] – Способен участвовать в настройке и наладке программно-аппаратных комплексов	3-ОПК-7 [1] — Знать: методы настройки, наладки программно-аппаратных комплексов У-ОПК-7 [1] — Уметь: анализировать техническую документацию, производить настройку, наладку и тестирование программно-аппаратных комплексов В-ОПК-7 [1] — Владеть: навыками проверки работоспособности программно-аппаратных комплексов
ОПК-8 [1] – Способен разрабатывать алгоритмы и программы, пригодные для практического применения	3-ОПК-8 [1] — Знать: алгоритмические языки программирования, операционные системы и оболочки, современные среды разработки программного обеспечения У-ОПК-8 [1] — Уметь: составлять алгоритмы, писать и отлаживать коды на языке программирования, тестировать работоспособность программы, интегрировать программные модули В-ОПК-8 [1] — Владеть: языком программирования; навыками отладки и тестирования работоспособности программы
ОПК-9 [1] — Способен осваивать методики использования программных средств для решения практических задач	3-ОПК-9 [1] — Знать: классификацию программных средств и возможности их применения для решения практических задач У-ОПК-9 [1] — Уметь: находить и анализировать техническую документацию по использованию программного средства, выбирать и использовать необходимые функции программных средств для решения конкретной задачи В-ОПК-9 [1] — Владеть: способами описания методики использования программного средства для решения конкретной задачи в виде документа, презентации или видеоролика
УКЕ-1 [1] — Способен использовать знания естественнонаучных дисциплин, применять методы математического анализа и моделирования, теоретического и экспериментального исследования в поставленных задачах	3-УКЕ-1 [1] — знать: основные законы естественнонаучных дисциплин, методы математического анализа и моделирования, теоретического и экспериментального исследования У-УКЕ-1 [1] — уметь: использовать математические методы в технических приложениях, рассчитывать основные числовые характеристики случайных величин, решать основные задачи математической статистики; решать типовые расчетные задачи В-УКЕ-1 [1] — владеть: методами математического анализа и моделирования; методами решения задач анализа и расчета характеристик физических систем, основными приемами обработки экспериментальных данных, методами работы с прикладными программными продуктами

Профессиональные компетенции в соотвествии с задачами и объектами (областями знаний) профессиональной деятельности:

Объект или область Кол и наименование Кол и

, 1 1	знании) профессиональной деятельности:							
Задача профессиональной	Объект или область знания	Код и наименование профессиональной	Код и					
деятельности (ЗПД)	знания	профессиональной компетенции;	наименование индикатора					
деятельности (эпд)		Основание	достижения					
		(профессиональный	профессиональной					
		стандарт-ПС, анализ	компетенции					
		опыта)	Компетенции					
научно-исс	і следовательский и иннов	· · · · · · · · · · · · · · · · · · ·						
Изучение научно-	Вычислительные	ПК-1 [1] - Способен	3-ПК-1[1] - Знать:					
технической	машины, комплексы,	обосновывать	основы верификации					
информации,	системы и сети;	принимаемые	и аттестации					
отечественного и	автоматизированные	проектные решения,	аппаратного и					
зарубежного опыта по	системы обработки	осуществлять	программного					
тематике	информации и	постановку и	обеспечения,					
исследования.	управления; системы	выполнять	стандарты качества и					
Математическое	автоматизированного	эксперименты по	процессов его					
моделирование	проектирования и	проверке их	обеспечения,					
процессов и объектов	информационной	корректности и	способы					
на базе стандартных	поддержки	эффективности	оптимизации,					
пакетов	жизненного цикла		принципы и виды					
автоматизированного	промышленных	Основание:	отладки, методы					
проектирования и	изделий; программное	Профессиональный	оценки качества,					
исследований.	обеспечение средств	стандарт: 06.001	методики постановки					
Проведение	вычислительной		экспериментов;					
экспериментов по	техники и		У-ПК-1[1] - Уметь:					
заданной методике и	автоматизированных		разрабатывать и					
анализ результатов.	систем (программы,		специфицировать					
Проведение измерений	программные		требования,					
и наблюдений,	комплексы и		осуществлять					
составление описания	системы);		составление					
проводимых	математическое,		описания					
исследований,	информационное,		проводимых					
подготовка данных для	техническое,		исследований,					
составления обзоров, отчетов и научных	лингвистическое,		подготовку данных					
публикаций.	программное, эргономическое,		для составления обзоров и отчетов,					
Составление отчета по	организационное и		обосновывать					
выполненному	правовое обеспечение		принимаемые					
заданию, участие во	перечисленных		проектные решения,					
внедрении результатов	систем.		выполнять					
исследований и			эксперименты по					
разработок. Участие в			проверке					
составе коллектива			корректности					
исполнителей во			решений;					
внедрении результатов			В-ПК-1[1] - Владеть:					
научно-технических			навыками					
исследований в			построения моделей					
высокотехнологичных			объектов					
сферах экономики и			профессиональной					
коммерциализации			деятельности с					

разработок. использованием инструментальных средств, навыками тестирования, отладки и верификации проектный Сбор и анализ ПК-5 [1] - Способен 3-ПК-5[1] - Знать: Вычислительные требования ГОСТ исходных данных для разрабатывать, машины, комплексы, ЕСКД, ЕСТД и проектирования. системы и сети; согласовывать и Проектирование ЕСПД по разработке автоматизированные выпускать все виды программных и системы обработки проектной и выпуску всех видов проектной аппаратных средств информации и документации (систем, устройств, управления; системы документации в деталей, программ, баз автоматизированного Основание: области проектирования и Профессиональный информатики и данных) в стандарт: 06.003 соответствии с информационной вычислительной поддержки техническим заданием техники; У-ПК-5[1] - Уметь: жизненного цикла с использованием средств автоматизации промышленных выполнять проектирования. изделий; программное разработку, Разработка и обеспечение средств согласование и оформление проектной вычислительной выпуск всех видов и рабочей технической проектной техники и документации. автоматизированных документации; Контроль соответствия систем (программы, В-ПК-5[1] - Владеть: разрабатываемых программные современными проектов и комплексы и инструментальными средствами по технической системы); разработке и документации математическое, выпуску проектной стандартам, информационное, техническим условиям документации техническое, и другим нормативным лингвистическое, документам. программное, Проведение эргономическое, предварительного организационное и техникоправовое обеспечение перечисленных экономического обоснования систем. проектных расчетов. Планирование, проектирование, производство и применение высокотехнологичных компьютерных систем на глобальном рынке.

## 4. ВОСПИТАТЕЛЬНЫЙ ПОТЕНЦИАЛ ДИСЦИПЛИНЫ

Направления/цели	Задачи воспитания (код)	Воспитательный потенциал дисциплин
воспитания		

# 5. СТРУКТУРА И СОДЕРЖАНИЕ УЧЕБНОЙ ДИСЦИПЛИНЫ

Разделы учебной дисциплины, их объем, сроки изучения и формы контроля:

TA C-	Разделы учеоной дист	<del>i</del>	, , , <u>, , , , , , , , , , , , , , , , </u>		1 - 1		
№ п.п	Наименование раздела учебной		e er	ций рма*	ый 1**	1a*,	
	дисциплины	Недели	Лекции/ Практ. (семинары )/ Лабораторные работы, час.	Обязат. текущий контроль (форма*, неделя)	Максимальный балл за раздел**	Аттестация раздела (форма*, неделя)	Индикаторы освоения компетениии
	6 Семестр						
1	Комбинационные и триггерные схемы	1-6	18/12/12		20	КИ-8	3- OПК- 1, У- OПК- 1, B- OПК- 7, У- OПК- 7, B- OПК- 7, 3- OПК- 8, У- OПК- 8, S- OПК- 8, Y- OПК- 8, B- OПК- 9, Y- OПК- 9, N- OПК- 9,

								9,
								3-ПК-
								1,
								y-
								ПК-1,
								B-
								ПК-1,
								3-ПК-
								5,
								у <sub>-</sub>
								ПК-5,
								B-
								ПК-5,
								3-
								УКЕ-
								1,
								у <sub>-</sub>
								УКЕ-
								1,
								B-
								УКЕ-
								1
2	Счетчики,	регистры	7-10	12/8/8		20	КИ-12	3-
~	память	региетры,	, 10	12,0,0		20	101112	ОПК-
	11divini 12							1,
								y-
								ОПК-
								1,
								B-
								ОПК-
								1,
								3-
								ОПК-
								7,
								y-
								ОПК-
								7,
								B-
								ОПК-
								7.
								7, 3-
								ОПК-
								$\mid 8, \mid$
								8, y-
								ОПК-
								8,
								8, B-
								ОПК-
								8.
1	İ		I.	i	I .	i .	i	. ~,
								3-
								8, 3- ОПК-
								3- ОПК- 9,

						У-
						ОПК-
						9,
						), D
						B-
						ОПК-
						9,
						3-ПК-
						1,
						1, V
						У-
						ПК-1,
						B-
						ПК-1,
						3-ПК-
						5,
						у <sub>-</sub>
						ПК-5,
						B-
						ПК-5,
						3-
						УКЕ-
						1,
						У-
						УКЕ-
						1,
						B-
						УКЕ-
						I I
	_		1-11-11-1			1
3	Проектирование	11-15	15/10/10	10	КИ-15	3-
	блока операций					ОПК-
						1,
						1, y-
						ОПК-
						1
						1, B-
						B-
						ОПК-
						1,
						1, 3-
						ОПК-
						7
						7, y-
						y-
						ОПК-
						7,
						7, B-
						ОПК-
						7
						7, 3-
						3-
						ОПК-
						8,
						у́-
1	I.	I.	İ			1 -
						OLIK
						ОПК-
						ОПК- 8, В-

						<u> </u>	
							ОПК-
							8,
							3-
							ОПК-
							9,
							y-
							ОПК-
							9,
							B-
							ОПК-
							9,
							9, 3-ПК-
							1,
							у-
							ПК-1,
							B- ´
							ПК-1,
							3-ПК-
							5,
							у <sub>-</sub>
							ПК-5,
							B-
							ПК-5,
							3-
							УКЕ-
							1,
							У-
							УКЕ-
							1,
							B-
							УКЕ-
							1
	Итого за 6 Семестр		45/30/30		50		1
	Контрольные				50	Э	3-
	мероприятия за 6					_	ОПК-
	Семестр						1,
	Comocip						y-
							ОПК-
							1,
							B-
							ОПК-
							1, 3-
							3-
							ОПК-
							7,
							У-
							ОПК-
							7,
							B-
							ОПК-
							7,
							3-
1		I		I		l	ı <b>)-</b>

				ОПК-
				8,
				У-
				ОПК-
				8,
				В-
				ОПК-
				8,
				3-
				ОПК-
				9,
				у-
				ОПК-
				9,
				В- ОПК-
				9, 3-ПК-
				1,
				у <u>-</u>
				ПК-1,
				B-
				_ ПК-1,
				3-ПК-
				5,
				У-
				ПК-5,
				В-
				ПК-5,
				3-
				УКЕ-
				1,
				<b>У</b> -
				УКЕ-
				1,
				B-
				УКЕ- 1
 * – сокращенное наим	l hopmar ker	троле		1
** — сокращенное наим ** — сумма максимал			··· 100 as	 

Сокращение наименований форм текущего контроля и аттестации разделов:

Обозна	Полное наименование
чение	
КИ	Контроль по итогам
Э	Экзамен

<sup>\*\* -</sup> сумма максимальных баллов должна быть равна 100 за семестр, включая зачет и (или) экзамен

Недел	Темы занятий / Содержание	Лек.,	Пр./сем.	Лаб.,
И		час.	, час.	час.
	6 Семестр	45	30	30
1-6	Комбинационные и триггерные схемы	18	12	12
1	Введение	Всего а	аудиторных	часов
	Краткая история развития схемотехнической базы ЭВМ	3	2	2
	различ-ных поколений. Классификация элементной базы.	Онлайі	H	
	Электрические характеристики элементов ЭВМ.	0	0	0
	Параметры элементов и их связь с характеристиками. ГОСТы и ЕСКД в схемотехнике ЭВМ. Условные			
	графические и условные буквенные обозначения. Типы			
	логик и их связь с условны-ми графическими			
	изображениями. Прямые и инверсные входы и выходы.			
	Динамические и нелогические входы.			
	Обзор и применение средств автоматизации			
	проектирования. Проблемно-ориентированный язык VHDL			
	для функционально-логического описания структуры и			
	поведения цифровых устройств.			
2 - 4	Комбинационные схемы	Всего а	аудиторных	часов
	Реализация булевых функций на элементах ЭВМ. Задачи	9	6	6
	анали-за и синтеза схем ЭВМ. Анализ и синтез	Онлайі	<u>т ~</u>	1 0
	комбинационных схем: ос-новные этапы и их особенности.	0	0	0
	Синтез и функциональные узлы комбинационных схем:			
	исключающие ИЛИ, мультиплексор, дешифратор,			
	демультиплексор, приоритетный и двоичный шифратор,			
	схема сравнения кодов, схемы контроля: мажоритарные			
	элементы, схемы свертки, код Хемминга. Использование			
	мультиплексоров и дешифраторов для реализации			
	логических функций. Увеличение разрядности			
	комбинационных схем.			
	Классификация сумматоров. Построение комбинационных			
	сум-маторов, быстродействие сумматора. Увеличение			
	разрядности сумма-тора, организация цепей ускоренного			
	переноса.			
5 - 6	Триггерные схемы	Всего аудиторных часов		
	Элементарные триггерные схемы на элементах И-НЕ,	6	4	4
	ИЛИ-НЕ. Классификация триггерных схем. Таблицы	Онлайн		
	внешних переходов. Асинхронные и синхронные	0	0	0
	триггерные схемы. Триггерные схемы со статическим и			
	динамическим управлением записью, двухступен-чатые			
	триггерные схемы.			
	Примеры двухступенчатых триггеров типа RS, JK, DV, D,			
	Т. Примеры триггеров с прямым и инверсным			
	динамическим управлением записью типов RS, JK, DV, D,			
	Т. Проектирование триггера с заданной таблицей перехода.			
	Построение временных диаграмм работы триггера,			
	определение динамических параметров: время			
	переключения, время предварительной установки, время			
	удержания, длительность импульса.			
- 10	Счетчики, регистры, память	12	8	8
7-10			1 ~	
<b>7-10</b> 7 - 8	Счетчики	Beero	аудиторных	C HACOE

	счетчики. Двоично-десятичные счетчики. Реверсивные	Онлайн			
	счетчики. Увеличение разрядности счетчиков и	0	0	0	
	организация цепей переноса, динамические параметры.				
	Счетчики по модулю М. Проектирование счетчиков с				
	заданным модулем пересчета.				
9	Регистры и память		Всего аудиторных часов		
	Классификация регистров. Регистры хранения и сдвига.	3	2	2	
	Многофункциональные регистры. Организация цепей	Онлайн	I	•	
	ввода и вывода информации.	0	0	0	
	Основные принципы проектирования регистров. Примеры				
	регистров. Динамические параметры регистров.				
	Распределители сигналов, формирователи импульсов.				
	Схемотехника запоминающих устройств: параметры и				
	классификация ЗУ, временные диаграммы работы и				
	динамические параметры; статические, динамические и				
	постоянные ЗУ.				
	Двухпортовая регистровая память. Организация буферной				
	(FIFO) и стековой (LIFO) памяти.				
10	Состязания сигналов	Всего а	удиторных	к часов	
	Состязания сигналов в цифровых схемах: причины	3	2	2	
	появления состязаний, переходные процессы в цифровых	Онлайн	I		
	схемах. Классификация состязаний сигналов: примеры	0	0	0	
	статических и динамических состязаний. Анализ цифровых				
	схем на состязания. Устранение состязаний сигналов в				
	комбинационных схемах. Способы синтеза цифровых схем,				
	свободных от состязаний.				
11-15	Проектирование блока операций	15	10	10	
<b>11-15</b> 11 - 12	Проектирование блока операций Передача сигналов в цифровых схемах	Всего а	удиторных	часов	
	Проектирование блока операций Передача сигналов в цифровых схемах Типы выходных каскадов: логический выход, элементы с	Всего а	удиторных 4		
	Проектирование блока операций Передача сигналов в цифровых схемах Типы выходных каскадов: логический выход, элементы с тремя состояниями, выход с открытым коллектором.	Всего а 6 Онлайн	удиторных 4	4	
	Проектирование блока операций Передача сигналов в цифровых схемах Типы выходных каскадов: логический выход, элементы с тремя состояниями, выход с открытым коллектором. Элементы индикации, оптоэлектронные развязки,	Всего а	удиторных 4	часов	
	Проектирование блока операций Передача сигналов в цифровых схемах Типы выходных каскадов: логический выход, элементы с тремя состояниями, выход с открытым коллектором. Элементы индикации, оптоэлектронные развязки, генераторы импульсов, элементы за-держки. Организация	Всего а 6 Онлайн	удиторных 4	4	
	Проектирование блока операций Передача сигналов в цифровых схемах Типы выходных каскадов: логический выход, элементы с тремя состояниями, выход с открытым коллектором. Элементы индикации, оптоэлектронные развязки, генераторы импульсов, элементы за-держки. Организация цепей питания: фильтрация питающих напря-жений.	Всего а 6 Онлайн	удиторных 4	4	
	Проектирование блока операций Передача сигналов в цифровых схемах Типы выходных каскадов: логический выход, элементы с тремя состояниями, выход с открытым коллектором. Элементы индикации, оптоэлектронные развязки, генераторы импульсов, элементы за-держки. Организация цепей питания: фильтрация питающих напря-жений. Линии передачи сигналов, длинные линии, отражения,	Всего а 6 Онлайн	удиторных 4	4	
	Проектирование блока операций Передача сигналов в цифровых схемах Типы выходных каскадов: логический выход, элементы с тремя состояниями, выход с открытым коллектором. Элементы индикации, оптоэлектронные развязки, генераторы импульсов, элементы за-держки. Организация цепей питания: фильтрация питающих напря-жений. Линии передачи сигналов, длинные линии, отражения, согласованная нагрузка. Двухфазовая (двухтактная)	Всего а 6 Онлайн	удиторных 4	4	
	Проектирование блока операций Передача сигналов в цифровых схемах Типы выходных каскадов: логический выход, элементы с тремя состояниями, выход с открытым коллектором. Элементы индикации, оптоэлектронные развязки, генераторы импульсов, элементы за-держки. Организация цепей питания: фильтрация питающих напря-жений. Линии передачи сигналов, длинные линии, отражения, согласованная нагрузка. Двухфазовая (двухтактная) система синхронизации работы схем ЭВМ. Однофазовая	Всего а 6 Онлайн	удиторных 4	4	
11 - 12	Проектирование блока операций Передача сигналов в цифровых схемах Типы выходных каскадов: логический выход, элементы с тремя состояниями, выход с открытым коллектором. Элементы индикации, оптоэлектронные развязки, генераторы импульсов, элементы за-держки. Организация цепей питания: фильтрация питающих напря-жений. Линии передачи сигналов, длинные линии, отражения, согласованная нагрузка. Двухфазовая (двухтактная) система синхронизации работы схем ЭВМ. Однофазовая (однотактная) система синхронизации работы схем ЭВМ.	Всего а 6 Онлайн 0	удиторных 4 н 0	4 0	
	Проектирование блока операций Передача сигналов в цифровых схемах Типы выходных каскадов: логический выход, элементы с тремя состояниями, выход с открытым коллектором. Элементы индикации, оптоэлектронные развязки, генераторы импульсов, элементы за-держки. Организация цепей питания: фильтрация питающих напря-жений. Линии передачи сигналов, длинные линии, отражения, согласованная нагрузка. Двухфазовая (двухтактная) система синхронизации работы схем ЭВМ. Однофазовая (однотактная) система синхронизации работы схем ЭВМ.  БИС с программируемой структурой	Всего a 6 Онлайн 0	удиторных 4	о часов 4	
11 - 12	Проектирование блока операций Передача сигналов в цифровых схемах Типы выходных каскадов: логический выход, элементы с тремя состояниями, выход с открытым коллектором. Элементы индикации, оптоэлектронные развязки, генераторы импульсов, элементы за-держки. Организация цепей питания: фильтрация питающих напря-жений. Линии передачи сигналов, длинные линии, отражения, согласованная нагрузка. Двухфазовая (двухтактная) система синхронизации работы схем ЭВМ. Однофазовая (однотактная) система синхронизации работы схем ЭВМ.  БИС с программируемой структурой Программируемые логические матрицы (ПЛМ),	Всего a 6 Онлайн 0 Всего a 3	удиторных 4 0	4 0	
11 - 12	Проектирование блока операций Передача сигналов в цифровых схемах Типы выходных каскадов: логический выход, элементы с тремя состояниями, выход с открытым коллектором. Элементы индикации, оптоэлектронные развязки, генераторы импульсов, элементы за-держки. Организация цепей питания: фильтрация питающих напря-жений. Линии передачи сигналов, длинные линии, отражения, согласованная нагрузка. Двухфазовая (двухтактная) система синхронизации работы схем ЭВМ. Однофазовая (однотактная) система синхронизации работы схем ЭВМ.  БИС с программируемой структурой Программируемые логические матрицы (ПЛМ), программируемая матричная логика (ПМК), базовые	Всего а 6 Онлайн 0 Всего а 3 Онлайн	удиторных 4 н 0	( часов   4   0   0   ( часов   2   2   )	
11 - 12	Проектирование блока операций Передача сигналов в цифровых схемах Типы выходных каскадов: логический выход, элементы с тремя состояниями, выход с открытым коллектором. Элементы индикации, оптоэлектронные развязки, генераторы импульсов, элементы за-держки. Организация цепей питания: фильтрация питающих напря-жений. Линии передачи сигналов, длинные линии, отражения, согласованная нагрузка. Двухфазовая (двухтактная) система синхронизации работы схем ЭВМ. Однофазовая (однотактная) система синхронизации работы схем ЭВМ.  БИС с программируемой структурой Программируемые логические матрицы (ПЛМ), программируемая матричная логика (ПМК), базовые матричные кристаллы (БМК): базовые структуры, схемные	Всего a 6 Онлайн 0 Всего a 3	удиторных 4 0	о часов 4	
11 - 12	Проектирование блока операций Передача сигналов в цифровых схемах Типы выходных каскадов: логический выход, элементы с тремя состояниями, выход с открытым коллектором. Элементы индикации, оптоэлектронные развязки, генераторы импульсов, элементы за-держки. Организация цепей питания: фильтрация питающих напря-жений. Линии передачи сигналов, длинные линии, отражения, согласованная нагрузка. Двухфазовая (двухтактная) система синхронизации работы схем ЭВМ. Однофазовая (однотактная) система синхронизации работы схем ЭВМ.  БИС с программируемой структурой Программируемые логические матрицы (ПЛМ), программируемая матричная логика (ПМК), базовые матричные кристаллы (БМК): базовые структуры, схемные и конструктивные особенности, примеры реализации	Всего а 6 Онлайн 0 Всего а 3 Онлайн	удиторных 4 н 0	( часов   4   0   0   ( часов   2   2   )	
11 - 12	Проектирование блока операций Передача сигналов в цифровых схемах Типы выходных каскадов: логический выход, элементы с тремя состояниями, выход с открытым коллектором. Элементы индикации, оптоэлектронные развязки, генераторы импульсов, элементы за-держки. Организация цепей питания: фильтрация питающих напря-жений. Линии передачи сигналов, длинные линии, отражения, согласованная нагрузка. Двухфазовая (двухтактная) система синхронизации работы схем ЭВМ. Однофазовая (однотактная) система синхронизации работы схем ЭВМ.  БИС с программируемой структурой Программируемые логические матрицы (ПЛМ), программируемая матричная логика (ПМК), базовые матричные кристаллы (БМК): базовые структуры, схемные и конструктивные особенности, примеры реализации функций.	Всего а 6 Онлайн 0 Всего а 3 Онлайн	удиторных 4 н 0	( часов   4   0   0   ( часов   2   2   )	
11 - 12	Проектирование блока операций Передача сигналов в цифровых схемах Типы выходных каскадов: логический выход, элементы с тремя состояниями, выход с открытым коллектором. Элементы индикации, оптоэлектронные развязки, генераторы импульсов, элементы за-держки. Организация цепей питания: фильтрация питающих напря-жений. Линии передачи сигналов, длинные линии, отражения, согласованная нагрузка. Двухфазовая (двухтактная) система синхронизации работы схем ЭВМ. Однофазовая (однотактная) система синхронизации работы схем ЭВМ.  БИС с программируемой структурой Программируемые логические матрицы (ПЛМ), программируемая матричная логика (ПМК), базовые матричные кристаллы (БМК): базовые структуры, схемные и конструктивные особенности, примеры реализации функций. Программируемые логические интегральные схемы	Всего а 6 Онлайн 0 Всего а 3 Онлайн	удиторных 4 н 0	( часов   4   0   0   ( часов   2   2   )	
11 - 12	Проектирование блока операций Передача сигналов в цифровых схемах Типы выходных каскадов: логический выход, элементы с тремя состояниями, выход с открытым коллектором. Элементы индикации, оптоэлектронные развязки, генераторы импульсов, элементы за-держки. Организация цепей питания: фильтрация питающих напря-жений. Линии передачи сигналов, длинные линии, отражения, согласованная нагрузка. Двухфазовая (двухтактная) система синхронизации работы схем ЭВМ. Однофазовая (однотактная) система синхронизации работы схем ЭВМ.  БИС с программируемой структурой Программируемые логические матрицы (ПЛМ), программируемая матричная логика (ПМК), базовые матричные кристаллы (БМК): базовые структуры, схемные и конструктивные особенности, примеры реализации функций. Программируемые логические интегральные схемы (ПЛИС). Классификация ПЛИС (FPGA, CPLD, FLEX, SOC	Всего а 6 Онлайн 0 Всего а 3 Онлайн	удиторных 4 н 0	( часов   4   0   0   ( часов   2   2   )	
11 - 12	Проектирование блока операций Передача сигналов в цифровых схемах Типы выходных каскадов: логический выход, элементы с тремя состояниями, выход с открытым коллектором. Элементы индикации, оптоэлектронные развязки, генераторы импульсов, элементы за-держки. Организация цепей питания: фильтрация питающих напря-жений. Линии передачи сигналов, длинные линии, отражения, согласованная нагрузка. Двухфазовая (двухтактная) система синхронизации работы схем ЭВМ. Однофазовая (однотактная) система синхронизации работы схем ЭВМ.  БИС с программируемой структурой Программируемые логические матрицы (ПЛМ), программируемая матричная логика (ПМК), базовые матричные кристаллы (БМК): базовые структуры, схемные и конструктивные особенности, примеры реализации функций. Программируемые логические интегральные схемы (ПЛИС). Классификация ПЛИС (FPGA, CPLD, FLEX, SOС и др.). Архитектура и топология ПЛИС. Основные	Всего а 6 Онлайн 0 Всего а 3 Онлайн	удиторных 4 н 0	( часов   4   0   0   ( часов   2   2   )	
11 - 12	Проектирование блока операций Передача сигналов в цифровых схемах Типы выходных каскадов: логический выход, элементы с тремя состояниями, выход с открытым коллектором. Элементы индикации, оптоэлектронные развязки, генераторы импульсов, элементы за-держки. Организация цепей питания: фильтрация питающих напря-жений. Линии передачи сигналов, длинные линии, отражения, согласованная нагрузка. Двухфазовая (двухтактная) система синхронизации работы схем ЭВМ. Однофазовая (однотактная) система синхронизации работы схем ЭВМ.  БИС с программируемой структурой Программируемые логические матрицы (ПЛМ), программируемая матричная логика (ПМК), базовые матричные кристаллы (БМК): базовые структуры, схемные и конструктивные особенности, примеры реализации функций. Программируемые логические интегральные схемы (ПЛИС). Классификация ПЛИС (FPGA, CPLD, FLEX, SOС и др.). Архитектура и топология ПЛИС. Основные элементы: конфигурируемые логические элементы	Всего а 6 Онлайн 0 Всего а 3 Онлайн	удиторных 4 н 0	( часов   4   0   0   ( часов   2   2   )	
11 - 12	Проектирование блока операций Передача сигналов в цифровых схемах Типы выходных каскадов: логический выход, элементы с тремя состояниями, выход с открытым коллектором. Элементы индикации, оптоэлектронные развязки, генераторы импульсов, элементы за-держки. Организация цепей питания: фильтрация питающих напря-жений. Линии передачи сигналов, длинные линии, отражения, согласованная нагрузка. Двухфазовая (двухтактная) система синхронизации работы схем ЭВМ. Однофазовая (однотактная) система синхронизации работы схем ЭВМ.  БИС с программируемой структурой Программируемые логические матрицы (ПЛМ), программируемая матричная логика (ПМК), базовые матричные кристаллы (БМК): базовые структуры, схемные и конструктивные особенности, примеры реализации функций. Программируемые логические интегральные схемы (ПЛИС). Классификация ПЛИС (FPGA, CPLD, FLEX, SOС и др.). Архитектура и топология ПЛИС. Основные элементы: конфигурируемые логические элементы (логическая таблица, триггер, мультиплексор, схемы	Всего а 6 Онлайн 0 Всего а 3 Онлайн	удиторных 4 н 0	( часов   4   0   0   ( часов   2   2   )	
11 - 12	Проектирование блока операций Передача сигналов в цифровых схемах Типы выходных каскадов: логический выход, элементы с тремя состояниями, выход с открытым коллектором. Элементы индикации, оптоэлектронные развязки, генераторы импульсов, элементы за-держки. Организация цепей питания: фильтрация питающих напря-жений. Линии передачи сигналов, длинные линии, отражения, согласованная нагрузка. Двухфазовая (двухтактная) система синхронизации работы схем ЭВМ. Однофазовая (однотактная) система синхронизации работы схем ЭВМ.  БИС с программируемой структурой Программируемые логические матрицы (ПЛМ), программируемая матричная логика (ПМК), базовые матричные кристаллы (БМК): базовые структуры, схемные и конструктивные особенности, примеры реализации функций. Программируемые логические интегральные схемы (ПЛИС). Классификация ПЛИС (FPGA, CPLD, FLEX, SOC и др.). Архитектура и топология ПЛИС. Основные элементы: конфигурируемые логические элементы (логическая таблица, триггер, мультиплексор, схемы ускоренного переноса), блоки ввода-вывода, блоки линий	Всего а 6 Онлайн 0 Всего а 3 Онлайн	удиторных 4 н 0	( часов   4   0   0   ( часов   2   2   )	
11 - 12	Проектирование блока операций Передача сигналов в цифровых схемах Типы выходных каскадов: логический выход, элементы с тремя состояниями, выход с открытым коллектором. Элементы индикации, оптоэлектронные развязки, генераторы импульсов, элементы за-держки. Организация цепей питания: фильтрация питающих напря-жений. Линии передачи сигналов, длинные линии, отражения, согласованная нагрузка. Двухфазовая (двухтактная) система синхронизации работы схем ЭВМ. Однофазовая (однотактная) система синхронизации работы схем ЭВМ.  БИС с программируемой структурой Программируемые логические матрицы (ПЛМ), программируемая матричная логика (ПМК), базовые матричные кристаллы (БМК): базовые структуры, схемные и конструктивные особенности, примеры реализации функций. Программируемые логические интегральные схемы (ПЛИС). Классификация ПЛИС (FPGA, CPLD, FLEX, SOC и др.). Архитектура и топология ПЛИС. Основные элементы: конфигурируемые логические элементы (логическая таблица, триггер, мультиплексор, схемы ускоренного переноса), блоки ввода-вывода, блоки линий межсоединений, "теневое ЗУ". ОЗУ в ПЛИС, шины с тремя	Всего а 6 Онлайн 0 Всего а 3 Онлайн	удиторных 4 н 0	( часов   4   0   0   ( часов   2   2   )	
11 - 12	Проектирование блока операций Передача сигналов в цифровых схемах Типы выходных каскадов: логический выход, элементы с тремя состояниями, выход с открытым коллектором. Элементы индикации, оптоэлектронные развязки, генераторы импульсов, элементы за-держки. Организация цепей питания: фильтрация питающих напря-жений. Линии передачи сигналов, длинные линии, отражения, согласованная нагрузка. Двухфазовая (двухтактная) система синхронизации работы схем ЭВМ. Однофазовая (однотактная) система синхронизации работы схем ЭВМ.  БИС с программируемой структурой Программируемые логические матрицы (ПЛМ), программируемая матричная логика (ПМК), базовые матричные кристаллы (БМК): базовые структуры, схемные и конструктивные особенности, примеры реализации функций. Программируемые логические интегральные схемы (ПЛИС). Классификация ПЛИС (FPGA, CPLD, FLEX, SOC и др.). Архитектура и топология ПЛИС. Основные элементы: конфигурируемые логические элементы (логическая таблица, триггер, мультиплексор, схемы ускоренного переноса), блоки ввода-вывода, блоки линий	Всего а 6 Онлайн 0 Всего а 3 Онлайн	удиторных 4 н 0	( часов   4   0   0   ( часов   2   2   )	

	цифровых узлов.			
14	Средства автоматизации проектирования	Всего аудиторных часов		
	Этапы проектирования цифровых устройств. Методика и	3	2	2
	средства автоматизированного проектирования.	Онлайн		
	Использование языков высокого уровня для описания	0	0	0
	цифровых устройств: проблемно-ориентированный язык			
	VHDL.			
	Примеры проектирования цифровых элементов с			
	применением языка VHDL: описание проекта, компиляция,			
	тестирование и реализация на кристалле FPGA.			
15	Заключение		Всего аудиторных часов	
	Перспективы развития схемотехники ЭВМ	3	2	2
		Онлайн		
		0	0	0

# Сокращенные наименования онлайн опций:

Обозна	Полное наименование	
чение		
ЭК	Электронный курс	
ПМ	Полнотекстовый материал	
ПЛ	Полнотекстовые лекции	
BM	Видео-материалы	
AM	Аудио-материалы	
Прз	Презентации	
T	Тесты	
ЭСМ	Электронные справочные материалы	
ИС	Интерактивный сайт	

#### ТЕМЫ ЛАБОРАТОРНЫХ РАБОТ

Недели	Темы занятий / Содержание		
	6 Семестр		
	Лабораторные занятия		
	1. Изучение лабораторного стенда с ПЛИС (6 часов).		
	2. Синтез комбинационных схем (6 часов).		
	3. Проектирование синхронных триггерных схем (6 часов).		
	4. Синхронные счетчики (6 часов).		
	5. Проектирование многофункциональных регистров (6 часов).		
	6. Состязания сигналов в цифровых схемах (6 часов).		

# ТЕМЫ ПРАКТИЧЕСКИХ ЗАНЯТИЙ

Недели	Темы занятий / Содержание		
	6 Семестр		
	Практические занятия		
	1. Синтез комбинационных схем.		
	2. Построение временной диаграммы работы		
	комбинационной схемы.		

- 3. Функционально-логическое описание устройств на языке VHDL.
- 4. Реализация функций в заданном базисе (на примере 2И-НЕ).
- 5. Реализация типовых логических элементов на мультиплексорах, дешифраторах; табличное представление функций.
- 6. Разработка триггеров с заданной таблицей переходов.
- 7. Построение временной диаграммы триггерной схемы.
- 8. Проектирование блока операций (БО). Разработка алгоритмов.
- 9. БО. Разработка функциональной схемы.
- 10. БО. Разработка логической схемы.
- 11. БО. Разработка схемы алгоритмов микропрограмм.
- 12. БО. Построение временных диаграмм управляющих сигналов.
- 13. Синтез счетчиков (делителей) с произвольным модулем на базе стандартных ИС счетчиков.
- 14. Кольцевые регистры с обратной связью.
- 15. Реализация счетчиков на регистрах с линейной обратной связью.
- 16. Увеличение разрядности элементов.
- 17. Построение распределителей импульсов, генераторов одиночных импульсов.
- 18. Разработка самокорректирующихся схем.

#### 6. ОБРАЗОВАТЕЛЬНЫЕ ТЕХНОЛОГИИ

При чтении лекционного материала используется электронное сопровождение курса: справочно-иллюстративный материал воспроизводится и озвучивается в аудитории с использованием проектора и переносного компьютера в реальном времени. Электронный материал доступен студентам для использования и самостоятельного изучения на сайте кафедры.

На сайте кафедры также находится методический и справочный материал, необходимый для проведения лабораторного практикума по курсу.

Лабораторный практикум проводится по расписанию в дисплейном классе одновременно для группы студентов, работающих в интерактивном режиме. Допустимо выполнение лабораторных работ в составе локальной сети кафедры или в удаленном режиме, используя Интернет.

## 7. ФОНД ОЦЕНОЧНЫХ СРЕДСТВ

Фонд оценочных средств по дисциплине обеспечивает проверку освоения планируемых результатов обучения (компетенций и их индикаторов) посредством мероприятий текущего, рубежного и промежуточного контроля по дисциплине.

Связь между формируемыми компетенциями и формами контроля их освоения представлена в следующей таблице:

Компетенция	Индикаторы освоения	Аттестационное мероприятие
	_	(КП 1)
ОПК-1	3-ОПК-1	Э, КИ-8, КИ-12, КИ-15
	У-ОПК-1	Э, КИ-8, КИ-12, КИ-15
	В-ОПК-1	Э, КИ-8, КИ-12, КИ-15
ОПК-7	3-ОПК-7	Э, КИ-8, КИ-12, КИ-15
	У-ОПК-7	Э, КИ-8, КИ-12, КИ-15
	В-ОПК-7	Э, КИ-8, КИ-12, КИ-15
ОПК-8	3-ОПК-8	Э, КИ-8, КИ-12, КИ-15
	У-ОПК-8	Э, КИ-8, КИ-12, КИ-15
	В-ОПК-8	Э, КИ-8, КИ-12, КИ-15
ОПК-9	3-ОПК-9	Э, КИ-8, КИ-12, КИ-15
	У-ОПК-9	Э, КИ-8, КИ-12, КИ-15
	В-ОПК-9	Э, КИ-8, КИ-12, КИ-15
ПК-1	3-ПК-1	Э, КИ-8, КИ-12, КИ-15
	У-ПК-1	Э, КИ-8, КИ-12, КИ-15
	В-ПК-1	Э, КИ-8, КИ-12, КИ-15
ПК-5	3-ПК-5	Э, КИ-8, КИ-12, КИ-15
	У-ПК-5	Э, КИ-8, КИ-12, КИ-15
	В-ПК-5	Э, КИ-8, КИ-12, КИ-15
УКЕ-1	3-УКЕ-1	Э, КИ-8, КИ-12, КИ-15
	У-УКЕ-1	Э, КИ-8, КИ-12, КИ-15
	В-УКЕ-1	Э, КИ-8, КИ-12, КИ-15

## Шкалы оценки образовательных достижений

Шкала каждого контрольного мероприятия лежит в пределах от 0 до установленного максимального балла включительно. Итоговая аттестация по дисциплине оценивается по 100-балльной шкале и представляет собой сумму баллов, заработанных студентом при выполнении заданий в рамках текущего и промежуточного контроля.

Итоговая оценка выставляется в соответствии со следующей шкалой:

Сумма	Оценка по 4-ех	Оценка	Требования к уровню освоению
баллов	балльной шкале	ECTS	учебной дисциплины
90-100	5 — «отлично»	A	Оценка «отлично» выставляется студенту, если он глубоко и прочно усвоил программный материал, исчерпывающе, последовательно, четко и логически стройно его излагает, умеет тесно увязывать теорию с практикой, использует в ответе материал монографической литературы.
85-89		В	Оценка «хорошо» выставляется
75-84	7	С	студенту, если он твёрдо знает
70-74	4 – «хорошо»	D	материал, грамотно и по существу излагает его, не допуская существенных неточностей в ответе на вопрос.
65-69			Оценка «удовлетворительно» выставляется студенту, если он имеет

			знания только основного материала,
		E	но не усвоил его деталей, допускает
60-64			неточности, недостаточно правильные
00-04		L	формулировки, нарушения
			логической последовательности в
			изложении программного материала.
	2 — «неудовлетворительно»		Оценка «неудовлетворительно»
		F	выставляется студенту, который не
			знает значительной части
			программного материала, допускает
Ниже 60			существенные ошибки. Как правило,
пиже оо			оценка «неудовлетворительно»
			ставится студентам, которые не могут
			продолжить обучение без
			дополнительных занятий по
			соответствующей дисциплине.

### 8. УЧЕБНО-МЕТОДИЧЕСКОЕ И ИНФОРМАЦИОННОЕ ОБЕСПЕЧЕНИЕ УЧЕБНОЙ ДИСЦИПЛИНЫ

#### ОСНОВНАЯ ЛИТЕРАТУРА:

- 1. ЭИ Т 65 Схемотехника и расчет бестрансформаторных усилителей с обратными связями : учебное пособие, Санкт-Петербург: Лань, 2022
- 2. ЭИ М 92 Схемотехника измерительных устройств: учебное пособие, Санкт-Петербург: Лань, 2022

#### ДОПОЛНИТЕЛЬНАЯ ЛИТЕРАТУРА:

- 1. ЭИ С92 Схемотехника ЭВМ: сборник задач: учебное пособие для вузов, Москва: НИЯУ МИФИ. 2012
- 2. 004 С92 Схемотехника ЭВМ: сборник задач: учебное пособие для вузов, Москва: НИЯУ МИФИ, 2012
- 3. ЭИ У59 Универсальный лабораторный стенд. Инструментальные средства проектирования и отладки : учебное пособие, , Москва: МИФИ, 2009
- 4. 004 К56 Введение в инструментальные средства проектирования и отладки цифровых устройств на ПЛИС : учебно- методическое пособие, Б. Н. Ковригин, М.: МИФИ, 2006
- 5.  $004\ \Pi79\ \Pi$ роектирование процессора ЭВМ : учеб. пособие, В. И. Зуев [и др.] ; ред. : Б. Н. Ковригин, Москва: МИФИ, 2006
- 6. 004 3-88 Проектирование цифровых устройств на основе ПЛИС фирмы XILINX в САПР WebPACK ISE:, В. Ю. Зотов, М.: Горячая линия-Телеком, 2003
- 7. ЭИ Д53 Универсальный лабораторный стенд. Аппаратные средства проектирования встраиваемых систем: учебное пособие, Н. А. Дмитриев, М. Н. Ехин, Москва: МИФИ, 2009

8. 004 C92 Схемотехника ЭВМ : лабораторный практикум, ред. : Б. Н. Ковригин, Москва: МИФИ, 2006

9. 621.38 У27 Цифровая схемотехника : Учеб. пособие для вузов, Угрюмов Е.П., СПб и др.: БХВ-Петербург, 2004

#### ПРОГРАММНОЕ ОБЕСПЕЧЕНИЕ:

Специальное программное обеспечение не требуется

#### LMS И ИНТЕРНЕТ-РЕСУРСЫ:

1. Кафедра "Компьютерные системы и технологии" (http://dozen.mephi.ru.)

https://online.mephi.ru/

http://library.mephi.ru/

# 9. МАТЕРИАЛЬНО-ТЕХНИЧЕСКОЕ ОБЕСПЕЧЕНИЕ УЧЕБНОЙ ДИСЦИПЛИНЫ

Специальное материально-техническое обеспечение не требуется

#### 10. УЧЕБНО-МЕТОДИЧЕСКИЕ РЕКОМЕНДАЦИИ ДЛЯ СТУДЕНТОВ

1. Указания для прослушивания лекций

Перед началом занятий ознакомиться с учебным планом и списком рекомендованной литературы.

Перед посещением очередной лекции освежить в памяти основные концепции пройденного ранее материала. Подготовить при необходимости вопросы преподавателю. На каждой лекции следует задавать вопросы как по материалу текущей лекции, так и по ранее прочитанным лекциям.

При изучении лекционного материала обязательно следует сопоставлять его с материалом семинарских и лабораторных занятий.

Для более подробного изучения курса следует работать с рекомендованными литературными источниками и материалами из сети Internet.

2. Указания для проведения лабораторного практикума (при его наличии)

Соблюдать требования техники безопасности, для чего прослушать необходимые разъяснения о правильности поведения в лаборатории.

Перед выполнением лабораторной работы провести самостоятельно подготовку к работе изучив основные теоретические положения, знание которых необходимо для осмысленного выполнения работы.

В процессе выполнения работы следует постоянно общаться с преподавателем, не допуская по возможности неправильных действий.

При сдаче зачета по работе подготовить отчет о проделанной работе, где должны быть отражены основные результаты и выводы.

4. Указания по выполнению самостоятельной работы

Получить у преподавателя задание и список рекомендованной литературы.

Изучение теоретических вопросов следует проводить по возможности самостоятельно, но при затруднениях обращаться к преподавателю.

При выполнении фронтальных заданий по усмотрению преподавателя работа может быть оценена без письменного отчета на основе ответов на контрольные вопросы, при условии активной самостоятельной работы.

#### 11. УЧЕБНО-МЕТОДИЧЕСКИЕ РЕКОМЕНДАЦИИ ДЛЯ ПРЕПОДАВАТЕЛЕЙ

#### 1. Указания для проведения лекций

На первой вводной лекции сделать общий обзор содержания курса. Дать перечень рекомендованной основной литературы и вновь появившихся литературных источников.

Перед изложением текущего лекционного материала кратко напомнить об основных выводах по материалам предыдущей лекции.

Внимательно относиться к вопросам студентов и при необходимости давать дополнительные более подробные пояснения.

Периодически освещать на лекциях наиболее важные вопросы лабораторного практикума, вызывающие у студентов затруднения.

В середине семестра (ориентировочно после 8-й лекции) обязательно провести контроль знаний студентов по материалам всех прочитанных лекций.

Желательно использовать конспекты лекций, в которых используется принятая преподавателем система обозначений.

Давать рекомендации студентам для подготовки к очередным лабораторным работам.

На последней лекции уделить время для обзора наиболее важных положений, рассмотренных в курсе.

2. Указания для проведения лабораторного практикума (при его наличии)

На первом занятии рассказать о лабораторном практикуме в целом (о целях практикума, инструментальных средствах для выполнения лабораторных работ, о порядке отчета по лабораторным работам), провести инструктаж по технике безопасности при работе в лаборатории.

Для выполнения каждой лабораторной работы студентам выдавать индивидуальные задания.

При принятии отчета по каждой лабораторной работе обязательно побеседовать с каждым студентом, задавая контрольные вопросы, направленные на понимание изучаемой в лабораторной работе проблемы.

По каждой работе фиксировать факт выполнения и ответа на контрольные вопросы.

Общий зачет по практикуму должен включать все зачеты по каждой лабораторной работе в отдельности.

Задания на каждую следующую лабораторную работу студенту выдавать по мере выполнения и сдачи предыдущих работ.

Автор(ы):

# Ядыкин Игорь Михайлович

Рецензент(ы):

Новиков Г.Г.